

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 08-331448

(43)Date of publication of application : 13.12.1996

(51)Int.Cl.

H04N 5/243

G06T 9/00

H04N 7/32

(21)Application number : 07-131686

(71)Applicant : HITACHI LTD
HITACHI VIDEO IND INF SYST
INC

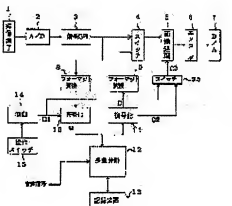
(22)Date of filing : 30.05.1995

(72)Inventor : SAKURAI HIROSHI
OTSUBO HIROYASU

(54) IMAGE PICKUP DEVICE AND IMAGE REPRODUCING DEVICE

(57)Abstract:

PURPOSE: To encode a moving image signal without deteriorating picture quality with small scale circuit configuration at an image pickup device with which image processing is performed for lowering frame correlation. CONSTITUTION: At the time of recording, an image signal outputted from an imaging device 1 is transformed to the signal of a prescribed form and supplied later to an encoder circuit 10 and an image processing circuit 5. The encoder circuit 10 encodes that image signal and a control signal outputted in correspondence with the operation of an operating switch 15, and a storage device 13 stores the encoded signals. The image processing circuit 5 performs image processing designated by this control signal to the image signal supplied from the imaging device 1. At the time of reproducing, a decoder circuit 11 decodes the encoded signals reproduced by the storage device 13 and decodes the image signal and the control signal before encoding. The image processing circuit 5 performs image processing designated by the decoded control signal to the decoded image signal.



LEGAL STATUS

[Date of request for examination]

16.09.1999

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]	3384910
[Date of registration]	27.12.2002
[Number of appeal against examiner's decision of rejection]	
[Date of requesting appeal against examiner's decision of rejection]	
[Date of extinction of right]	

特開平8-331448

(43) 公開日 平成8年(1996)12月13日

(51) Int.Cl. ⁶	識別記号	序内整理番号	F I	技術表示箇所
H 0 4 N	5/243		H 0 4 N	5/243
G 0 6 T	9/00		G 0 6 F	15/66
H 0 4 N	7/32		H 0 4 N	7/137
				3 3 0 D
				Z

審査請求 未請求 請求項の数8 O L (全 9 頁)

(21) 出願番号 特願平7-131686

(22) 出願日 平成7年(1995)5月30日

(71) 出願人 000005108

株式会社日立製作所
東京都千代田区神田駿河台四丁目6番地

(71) 出願人 000233136

株式会社日立画像情報システム
神奈川県横浜市戸塚区吉田町292番地

(72) 発明者 桜井 博

神奈川県横浜市戸塚区吉田町292番地 株
式会社日立画像情報システム内

(72) 発明者 大坪 宏安

神奈川県横浜市戸塚区吉田町292番地 株
式会社日立製作所映像メディア研究所内

(74) 代理人 弁理士 富田 和子

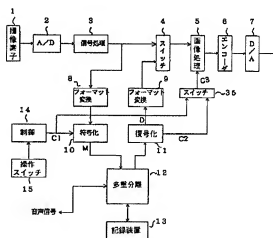
(54) 【発明の名称】 撮像装置および画像再生装置

(57) 【要約】

【目的】 フレーム相関を低下させる画像処理が行われる撮像装置において、小規模な回路構成で、動画像信号を画質の劣化なしに符号化できるようにする。

【構成】 記録時、撮像素子1の出力する画像信号は所定の形式の信号に変換された後、符号化回路10と画像処理回路5へ供給される。符号化回路10は、その画像信号と、操作スイッチ15の操作に応じて出力される制御信号とを符号化し、符号化した信号を記憶装置13が記憶する。画像処理回路5は、撮像素子1より供給される画像信号に、上記の制御信号が指定する画像処理を施す。再生時、復号化回路11は、記憶装置13で再生された符号化信号を復号し、符号化前の画像信号と制御信号を復元する。画像処理回路5は、復号された画像信号に、復号された制御信号が指定する画像処理を施す。

図1



【特許請求の範囲】

【請求項1】 撮影を行い、その撮影結果を表す画像信号を出力する撮像手段と、前記画像信号に施す画像処理を指定する制御信号を、操作者の操作に応じて出力する操作制御手段と、前記画像信号に、フレーム画像間の相関を利用した所定の符号化を行うと共に、その符号化された画像信号と前記制御信号とから符号化信号を生成する符号化手段と、前記符号化信号を伝送路へ出力する送信手段とを有することを特徴とする撮像装置。

【請求項2】 請求項1記載の送信手段が出力する信号を伝送路を介して受信する受信手段と、前記受信手段で得られた符号化信号から制御信号を分離すると共に、当該符号化信号を復号化することにより画像信号を再生する復号化手段と、当該復号化手段で再生された画像信号に、当該復号手段で分離された制御信号に応じた画像処理を施す画像処理手段とを有することを特徴とする画像再生装置。

【請求項3】 撮影を行い、その撮影結果を表す画像信号を出力する撮像手段と、前記画像信号に施す画像処理を指定する制御信号を、操作者の操作に応じて出力する操作制御手段と、前記画像信号に、フレーム画像間の相関を利用した所定の符号化を行うと共に、その符号化された画像信号と前記制御信号とから符号化信号を生成する符号化手段と、符号化信号から制御信号を分離すると共に、当該符号化信号を復号化することにより画像信号を再生する復号化手段と、前記復号化手段で再生された画像信号に、当該復号手段で分離された制御信号に応じた画像処理を施す画像処理手段とを有することを特徴とする撮像装置。

【請求項4】 撮影を行い、その撮影結果を表す画像信号を出力する撮像手段と、前記画像信号に施す画像処理を指定する制御信号を、操作者の操作に応じて出力する操作制御手段と、前記画像信号に、フレーム画像間の相関を利用した所定の符号化を行うと共に、その符号化された画像信号と前記制御信号とから符号化信号を生成する符号化手段と、前記符号化信号を記録する記録手段と、前記記録手段から読み出した符号化信号から制御信号を分離すると共に、当該符号化信号を復号化することにより画像信号を再生する復号化手段と、前記操作制御手段が出力した制御信号と前記復号化手段で分離された制御信号のいずれかを選択する第1の選択手段と、前記撮像手段の出力する画像信号と前記復号化手段で再生された画像信号のいずれかを選択する第2の選択手段と、前記第1の選択手段で選択された制御信号に応じた画像処理を、前記第2の選択手段で選択された画像信号に施

す画像処理手段とを有し、

画像の記録時に、前記第1の選択手段は、前記操作制御手段が出力する制御信号を選択し、かつ、前記第2の選択手段は、前記撮像手段が出力する画像信号を選択し、画像の再生時に、前記第1の選択手段は、前記復号化手段で分離された制御信号を選択し、かつ、前記第2の選択手段は、前記復号化手段で再生された画像信号を選択することを特徴とする撮像装置。

【請求項5】 請求項3、4のいずれかにおいて、前記復号化手段で分離された制御信号が有効であるかを、当該制御信号、もしくは、操作者の操作に応じて決定する手段を設け、前記制御信号が有効の時には、前記画像処理手段は制御信号に応じた画像処理を前記画像信号に施し、制御信号が無効の時には、前記画像処理手段は前記画像信号に画像処理を施さないことを特徴とする撮像装置。

【請求項6】 請求項3、4、5のいずれかにおいて、前記画像処理手段は、電子ズームを行う手段、フェードを行う手段、ワイプを行う手段、タイトル挿入を行う手段の内の、少なくとも1つを含むことを特徴とする撮像装置。

【請求項7】 請求項3、4、5、6のいずれかにおいて、前記符号化手段は、所定の符号化規格に基づいた符号化を行い、任意の情報を設定できるユーザ領域を含んだ符号化信号を生成するものであり、かつ、前記ユーザ領域に、前記操作制御手段から出力される制御信号に応じた情報を設定することを特徴とする撮像装置。

【請求項8】 請求項3、4、5、6、7のいずれかにおいて、前記撮像手段の画像信号の出力開始、あるいは、出力終了と同期して、前記画像処理手段の処理が開始、あるいは、終了するように、前記符号化手段は、前記操作制御手段の出力する制御信号を前記符号化信号に組み込むことを特徴とする撮像装置。

【発明の詳細な説明】

【0001】

【産業上の利用分野】 この発明は撮像装置に係り、特に、撮影により得られた画像信号の情報を圧縮記録、伸長再生する機能を有する撮像装置に関する。

【0002】

【従来の技術】 デジタル処理技術の進歩により、動画信号の高効率符号化方式が多数実用化されている。この符号化方式としては、例えば、フレーム画像間の差分を符号化するフレーム間予測符号化がある。これは、隣接するフレーム間の相関を利用して情報量を低減する符号化方式である。また、この符号化方式に動き補償の方式を加えて、速い動きを含む動画の符号化効率の向上を図った、動き補償フレーム間予測符号化が知られている。

【0003】これらの符号化方式は、蓄積メディア用の符号化標準規格であるMPEG (Moving Picture Expert Group)や、テレビ電話等の通信に用いられる符号化標準規格であるCCITTのH. 261等に採用されている。これらの符号化規格にしたがって符号化/復号化する方法については、例えば、テレビジョン学会誌; Vol. 45, No. 7 (1991年)の第793頁〜第799頁および第807頁〜第812頁で、詳しく説明されている。

【0004】

【発明が解決しようとする課題】しかし、上述した符号化方式では、フレーム画像間の相関を利用するため、例えば、電子ズーム、フェード、ワイプ等、フレーム間の相関を低下させる処理が画像信号に与えられた場合、その符号化時に画質が劣化するという問題が生じる。この問題を解決する手法として、例えば、フェード予測によりフレーム画像間の相関を抑える符号化技術 [テレビジョン学会誌; Vol. 39, No. 10 (1985年)の第949頁〜第954頁] が提案されている。が、この技術はフレーム間予測符号化方式等と組み合わせて使用されるものであるため、実現時の回路規模が非常に大きくなる。小型化が要求される撮像装置 (ビデオカメラ等) に符号化の機能を持たせる場合、上記の技術を採用することによる回路規模の増加は大いに問題となる。

【0005】そこで、本発明は、フレーム相関を低下させる画像処理が行われる撮像装置において、小規模な回路構成で、動画像信号を画質の劣化なしに符号化できるようにすることを目的とする。

【0006】

【課題を解決するための手段】上記の目的を達成するため、本発明では、撮影を行い、その撮影結果を表す画像信号を出力する撮像手段と、前記画像信号に施す画像処理を指定する制御信号を、操作者の操作に応じて出力する操作制御手段と、前記画像信号に、フレーム画像間の相関を利用した所定の符号化を行うと共に、その符号化された画像信号と前記制御信号とから符号化信号を生成する符号化手段と、前記符号化信号から制御信号を分離すると共に、当該符号化信号を復号化することにより画像信号を再生する復号化手段と、当該復号化手段で再生された画像信号に、当該復号化手段で分離された制御信号に応じた画像処理を施す画像処理手段とを、撮像装置に備えた。

【0007】

【作用】本発明では、符号化手段が画像信号を符号化すると共に、符号化結果と制御信号から符号化信号を生成し、復号化手段がそれら画像信号と制御信号を復号化および分離するように構成したため、撮影時に指示された画像処理を、画像信号の符号化前には行わずに、画像信号の復号後に実施することができる。したがって、画像処理が、フレーム間の相関を低下させるような処理であ

っても、その画像処理に起因する符号化時の画像の画質劣化はない。また、符号化手段および復号化手段には、上記の画像処理による画質劣化を抑える機能が必要ないため、実現時の回路規模が削減される。

【0008】また、例えばMPEG等の符号化規格を符号化手段に適用した場合、符号化信号内にユーザ領域が設けられるため、この領域に制御信号が示す情報を設定するようにすれば、規格から外れることなく画像信号と制御信号の符号化および復号化を行うことができる。

【0009】

【実施例】以下、本発明の一実施例を図面を用いて説明する。

【0010】図1は、本発明の一実施例に係る撮像装置の構成を示すブロック図である。この図において、撮像素子1は、撮影により得られた撮像信号を出力する。A/D変換回路2は、アナログ信号である撮像信号をディジタル信号に変換した後、信号処理回路3に出力する。信号処理回路3は、ディジタル化された撮像信号にガンマ補正やホワイトバランス補正等の公知の処理を施して、輝度信号および色差信号からなるディジタルビデオ信号を出力する。このディジタルビデオ信号はスイッチ回路4とフォーマット変換回路8に供給される。フォーマット変換回路8は、信号処理回路3の出力するディジタルビデオ信号を、符号化に必要な中間フォーマットに変換する。このフォーマットは、符号化回路10で行われる符号化の方式に依存するものであり、例えば、映像符号化勧告H. 261の規格に従って符号化を行うときは、CIF (Common Intermediate Format) やQCIF (Quarter CIF) を利用する。

【0011】操作スイッチ15は、電子ズーム、フェード、ワイプ、タイトル挿入等の画像処理を指示する操作を、操作者から受け付け、その操作に応じた信号を制御回路14に出力する。制御回路14はその信号から、上記の各種画像処理を制御するための制御信号C1を生成し、それを符号化回路10とスイッチ回路35に供給する。例えば、電子ズームの場合には、画像の拡大時の中心位置や拡大の割合等を示す制御信号が生成され、フェードの場合には、画像をぼかす度合等を示す制御信号が生成される。

【0012】符号化回路10は、フレーム間予測符号化等の高効率符号化方式に従って上記のディジタルビデオ信号を符号化し、その結果に上記の制御信号を組み込んで、符号化信号Mとして出力する。この符号化は、特定の規格に従った符号化でも良いし、そうでなくても良い。多重分離回路12は、図示しない音声符号化回路において符号化された音声信号と、上記の符号化データを多重化して記録装置13に出力する一方、記録装置13から出力される信号から符号化信号を分離して、それを復号化回路11に供給する。記憶装置13は、ビデオテープ等の記憶媒体を用いて、多重化されたディジタル信

号の記憶および再生を行う。

【0013】復号化回路11は、符号化信号に含まれるデジタルビデオ信号と制御信号を復号し、復号したデジタルビデオ信号Dをフォーマット変換回路9に、制御信号C2をスイッチ回路35にそれぞれ出力する。フォーマット変換回路9は、フォーマット変換回路8と逆の処理を行うことで、デジタルビデオ信号Dを、信号処理回路3が出力する信号と同一フォーマットの信号に変換し、それをスイッチ回路4に供給する。

【0014】画像処理回路5は、スイッチ回路4からのデジタル画像信号に、スイッチ回路35からの制御信号C3に従って、電子ズーム、フェード、ワイプ、タイトル挿入等の画像処理を行い、出力する。その出力信号は、エンコード6で、NTSC、PAL等の標準テレビ方式に従った信号に変換され、さらにD/A変換回路7でアナログ信号に変換される。このアナログ信号は、現在の撮像状態をモニタするビューファインダや液晶ディスプレイ（図示略）へ出力される。なお、本撮像装置は、従来のアナログ記録装置を接続して、上記のアナログ信号を記録するようにしてもよい。

【0015】以上の構成において、記録時には、スイッチ回路4において信号処理回路3の出力信号が選択され、スイッチ回路35において制御回路14の出力信号が選択される。これにより、信号処理回路3から出力された画像信号に対して、上記の制御信号に応じた電子ズーム、フェード、ワイプ、タイトル挿入等の画像処理が行われる。また、これと同時に、信号処理回路3と制御回路14の出力信号は、符号化回路10で符号化され、記録装置13において記録される。一方、再生時には、スイッチ回路4においてフォーマット変換回路9の出力信号が選択され、スイッチ回路35において復号化回路11の出力信号が選択される。これにより、記憶装置13で再生された復号化されたデジタル画像信号に、同様に再生および復号された制御信号に応じた画像処理が施される。

【0016】次に、上述した符号化回路の具体例を説明する。

【0017】この符号化回路に適用する符号化方式はどのようなものでもよいが、本実施例では、符号化規格の一つであるMPEGに基づいた符号化方式を採用している。このMPEGでは、フレーム内符号化により生成するIピクチャーと、過去に再生される画像から予測して生成するPピクチャー（フレーム間方向予測符号化画像）と、過去と未来の双方の画像から予測して生成するBピクチャー（フレーム間双方向予測符号化画像）とが用いられる。一般的には、I、P、Bピクチャーの生成においては、GOP（Group of Picture）の単位で符号化が行われる。GOPは、例えば、ピクチャー列[IBBPBBPBBPBBP]で構成され、その順番で各フレームの符号化が行われる。

【0018】図2は、符号化回路10の構成例を示すブロック図である。図において、メモリ16はフォーマット変換回路8（図1）から出力されるデジタル画像信号を必要に応じて記憶すると共に、生成されるピクチャーに応じた順序でその記憶値を減算器17に出力する。例えば、Bピクチャーの生成時には、未来に再生される画像（すなわち、現在符号化の対象となっている画像信号に続いて入力される画像信号）が処理に必要となるため、符号化される画像信号の順序をメモリ16を用いて入れ替える。減算器17はメモリ16の出力信号と後述する動き予測器22の出力信号の差分を演算し、演算結果を予測誤差データとして出力する。DCT（Discrete Cosine Transform）回路18はこの予測誤差データを直交変換し、量子化回路19はその変換結果を量子化する。これにより、I、PまたはBピクチャーの画像データが生成され、生成された画像データは可変長符号化器20とIDCT（Inverse DCT）回路23に出力される。

【0019】可変長符号化回路20は量子化回路19からの信号と、制御信号C1が示す電子ズーム情報等に基づいた符号化法に基づいて符号化し、出力する。この出力信号は符号化信号Mとしてバッファ21を介して外部へ出力される。一方、IDCT回路23、逆量子化回路24および加算器25は、DCT回路18、量子化回路19および減算器17と逆の処理を行い、符号化された入力信号を復号する。動き予測回路22は、この復号により得られたIまたはPピクチャーの画像データを内部メモリ（図示略）に記憶しておくと共に、その記憶値とメモリ16の出力信号とから画像の動きベクトルを検出し、その動きベクトルに基づいた画像データを減算器17に加算器24に出力する。

【0020】以上で説明した符号化回路10は、生成するピクチャーの種類に応じて次に示す動作を行う。Iピクチャーの生成時には、動き予測回路22は、減算器17および加算器25に供給する信号のレベルをゼロにする。これにより符号化回路10に入力されるデジタル画像データはフレーム内符号化され、出力される。Pピクチャーの生成時には、動き予測回路22は、これから符号化される画像データと、先に内部メモリに記憶された、過去に再生されるべきIまたはPピクチャーの画像データとから画像の動きベクトルを検出する。これにより、可変長符号化回路20には符号化されたPピクチャーの画像データが入力され、当該Pピクチャーの画像データと、先に内部メモリに記憶された、過去および未来に再生されるべきIまたはPピクチャーの画像データとから画像の動きベクトルを検出し、その動きベクトルに応じて、過去および未来に再生されるべきIまたはPピク

チャーの画像データ、または、当該過去および未来に再生されるべきIまたはPピクチャーを補間した画像データAを出力する。これにより、可変長符号化回路20には、符号化されたBピクチャー画像データが入力される。なお、Bピクチャーの画像データは予測には使用されないため、その復号された画像データを動き予測回路22の内部メモリに記憶する必要はない。

【0021】ところで、上述した可変長符号化回路20では、画像信号と制御信号の他に、量子化回路19で用いた量子化係数、動き予測回路22の出力する動きベクトルの差分データ等、符号化に用いた情報もまとめて符号化される。図6に、この符号化により生成された符号化信号Mの構成を示す。図において、処理単位であるシーケンス層の各々は、シーケンスヘッダーコードSHC、ユーザデータスタートコードUDS、ユーザデータUD1、GOP層、シーケンスエンドコードSEC等から構成される。また、GOP層は、区分を示す各種データ(GOPS、UDS等)、ユーザデータUD2、ピクチャー層等で構成される。また、各ピクチャー層は、上述したGOPの構成に従ったI、P、Bピクチャーのいずれかに対応しており、区分を示す各種データ(P、UDS等)、ユーザデータUD3、符号化時に用いた情報CPD、ピクチャーデータの符号化の結果である変換係数等で構成される。実際には、符号化時に用いた情報CPDと変換係数は、可変長符号化回路20によって、1つのブロックに濃化した状態で設定される。また、量子化係数、動きベクトルの差分データ等に加え、画像処理を指定する制御情報が、符号化時に用いた情報CPDに設定される。

【0022】また、各ユーザデータUD1、UD2、UD3は任意の情報を8ビット単位で複数設定することができる。このため、このユーザデータに制御情報を設定するようにすれば、符号化規格から外れることなく制御情報を符号化することができる。この場合、例えばGOP単位で画像処理を行いたい場合には、ユーザデータUD1またはUD2に制御情報を設定し、ピクチャー単位で行いたい場合にはユーザデータUD3に制御情報を設定するようにすればよい。

【0023】なお、撮像画像の切り換え(シーンチェンジ)は、画像データの符号化と同様にGOP単位で行われる。このため、シーンチェンジの際にフェードやワイプ等の画像処理を行う場合、画面のつながりを見ると、画像処理もGOP単位で行うことが望ましい。これを可能にするため、上記の可変長符号化回路20は、制御信号C1がフェードやワイプ等の情報を示す場合に、現在生成されている画像データがGOP内のどのピクチャーに対応しているかを認識し、フェードやワイプ等を指示する情報をGOP単位で設定する。これにより、フェードやワイプ等の処理はGOPの先頭から開始され、GOPの終りで完了するようになる。

【0024】次に、復号化回路の具体例を説明する。

【0025】図3は、図2の符号化回路10で符号化した画像信号を復号化する復号化回路11のブロック構成図である。図3において、入力した符号化信号Mはバッファ26を経て可変長復号化回路27に供給される。可変長復号化回路27は、符号化信号Mをセントロビークル化し、画像データと、画像の復号に必要な動きベクトル等の信号と、実施する画像処理を指定する制御信号C2とを分離する。分離された制御信号C2は、そのまま復号化回路11から出力される。Iピクチャー画像の復号時には、上記の画像データは逆量子化回路28、IDCT回路29、加算回路30を経てメモリ32に出力されると共に、動き予測回路31の内部メモリ(図示略)に記憶される。この時、動き予測回路31から加算回路30に出力される信号のレベルはゼロであり、上記の画像データはフレーム内復号化され、そのまま出力される。Pピクチャー画像の復号時には、動き予測回路31は、その内部メモリに記憶されている、先に復号化されたIまたはPピクチャーの画像データを上記の動きベクトルに応じて出力し、その出力と、逆量子化回路28、IDCT回路29により復号された差分画像データとを、加算回路30に加算する。この加算結果は、メモリ32を介して外部に出力されると共に、動き予測回路31の内部メモリに記憶される。Bピクチャー画像の復号時には、動き予測回路31は、その内部メモリに記憶されている、先に復号化されたIまたはPピクチャーか、あるいはIまたはPピクチャーの補間データと、上記の動きベクトルに応じて出力し、その出力と、逆量子化回路28およびIDCT回路29により復号された差分画像データとを、加算回路30に加算し、メモリ32に出力する。メモリ32は、符号化する際に符号化回路10に入力された画像データの順番に復号化されたデータを並べ替えて出力する。

【0026】次に、電子ズーム、フェード、ワイプ、タイトル挿入等の処理を実現する画像処理回路について説明する。

【0027】図4は、図1の画像処理回路5の具体例を示すブロック構成図である。図4において、制御情報分離回路38は、図1のスイッチ回路35より供給される制御信号C3から、ズーム情報、フェード情報、ワイプ情報、タイトル挿入情報を分離し、分離した情報を電子ズーム回路33、フェード回路34、ワイプ回路36、タイトル挿入回路37および制御情報分離回路38にそれぞれ出力する。ここで、ズーム情報には画像拡大時の中心位置や倍率を示す情報が含まれ、電子ズーム回路33は画像信号が表す画像を上記の中心位置から倍率の大ききだけ拡大し、その結果に補間処理等を行う。フェード処理情報には画像のぼかしの度合を示す情報が含まれ、フェード回路34はその度合に従って画像の表示レベルを制御する。ワイプ情報には、ワイプの形状や大き

さ等を示す情報が含まれ、ワイプ回路36はそのワイプの動きに応じて、表示される画像の切り替えを行う。タイトル挿入情報には、タイトルを示す文字列やその挿入位置等が含まれ、タイトル挿入回路37は画像の指定された位置に、指定された文字列等を示す画像を合成する。また、上記の各回路33~37は、情報が供給されない場合、すなわち供給される信号がゼロレベルである場合には、入力した画像データをそのまま出力する。

【0028】なお、本実施例では、画像処理の機能を実現する回路として、電子ズーム回路33、フェード回路34、ワイプ回路36、タイトル挿入回路37を挙げたが、これらとは異なる画像処理を行う回路を、画像処理回路5に新たに備えてもよい。また、画像処理の機能を実現する回路から任意の回路を選択し、その組み合わせで画像処理回路5を構成するようにしてもよい。

【0029】以上で説明したように、本実施例においては、符号化前の画像信号には画像処理を行わず、再生時に、復号した制御信号に応じた画像処理を、復号した画像信号に施す。このため、画動処理に起因する、符号化時の画質劣化なしに、画像信号の情報量を削減することができる。また、符号化回路10および復号回路11には、上記の画質劣化を抑制するための機能が必要ないため、回路規模が削減される。また、電子ズーム等の画像処理を指示する制御信号C1を符号化信号Mのユーザ領域に設定した場合、本撮像装置により記憶した画像データを、同一の符号化方式を採用している他の装置で再生することができる。同様に、当該他の装置で記憶した画像データも本撮像装置で問題なく再生することができる。

【0030】図5は、本発明の他の実施例の構成を示すブロック図である。

【0031】この図で、図1の各構成要素と同じものには同じ符号を付し、その説明は省略する。本実施例が図1の実施例と異なるのは、操作スイッチの操作により画像処理回路の動作を制限できるようにした点である。

【0032】図5において、操作スイッチ40は、操作者の操作に応じたオン/オフ信号を出力する。制御切り替え回路39は、操作スイッチ40の出力信号に応じて、復号回路11からの制御信号C2と、画像処理回路5に処理の停止を指示する信号（例えばゼロレベルの信号）とのいずれかを選択する。ここで選択された信号は、画像の再生時にスイッチ回路35を介して画像処理回路5へ供給される。そして、画像処理回路5は、処理の停止を指示する信号が供給された場合、入力したディジタル画像データをそのまま出力する。

【0033】このため、画像再生時に復号される制御情報C2のフォーマットが本撮像装置のものと異なる場合、あるいは、画像処理回路5の実行できない処理を指定する制御情報が符号化データMに含まれている場合に、操作者は、操作スイッチ40の操作により、画像処

理回路5の処理を停止させることができる。これにより、画像処理回路5の誤動作が防止される。

【0034】なお、上述した復号化回路11（図3）の可変長復号化回路27または制御切り換え回路39に、復号された制御情報C2が適当なものであるか否かを判定する機能を持たせ、この判定結果に応じて、画像処理回路5へ供給する制御信号を自動的に制御するようにしてもよい。

【0035】ところで、以上で説明した2つの実施例は共に、撮像、符号化、記録、再生、復号化等の機能の一つの装置に組み込んだものであるが、各機能を組み合わせ、あるいは他の機能を新たに追加して、他の形態の装置を構成してもよい。この構成の一例を図8に示す。図において、撮像装置100と画像再生装置110は、互いに遠隔地に設置され、通信回線120で接続されている。撮像装置100内の音声多重回路101は、符号化回路30の出力する符号化信号Mと音声信号とを多重化し、送信制御回路102と記録装置13へ出力する。送信制御回路102は、その多重化信号を所定の伝送フォーマットに変換して通信回線120へ出力する。一方、画像再生装置110内の受信制御回路120は、通信回線120を介して送られてくる多重化信号を受信し、受信した信号を、送信制御回路102で変換が行われる前の信号の形式に再変換する。そして、音声分離回路111が再変換された多重化信号から符号化データを抽出し、それを復号化回路11へ出力する。その後、上述した2つの実施例と同様に、復号化と画像処理がなされ、その結果がディスプレイ120に表示される。なお、撮像装置100の記録装置13で記録媒体に記録した多重化信号を、画像再生装置110の再生装置113で再生することもできる。

【0036】

【発明の効果】以上説明したように、本発明によれば、撮影時に指示された画像処理を、画像信号の符号化前には行わずに、画像信号の復号後に実施することができる。これにより、画像処理が、フレーム間の相関を低下させるような処理であっても、それに起因する符号化時の画質劣化をなくすることができる。また、符号化時に画質劣化を抑える必要がないため、符号化および復号化を実現する回路の回路規模が削減される。

【図面の簡単な説明】

【図1】 本発明の一実施例に係る撮像装置の構成を示すブロック図である。

【図2】 図1の符号化回路10の構成を示すブロック図である。

【図3】 図1の復号化回路11の構成を示すブロック図である。

【図4】 図1の画像処理回路5の構成を示すブロック図である。

【図5】 本発明の他の実施例に係る撮像装置の構成を

示すブロック図である。

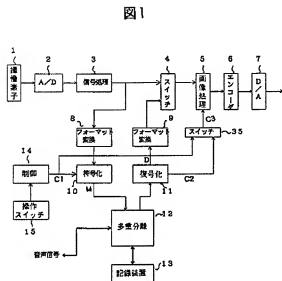
【図6】 図1の符号化回路10で生成される符号化信号Mの構成を示す図である。

【図7】 本発明の他の実施例の構成を示すブロック図である。

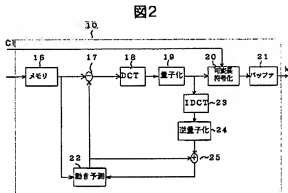
【符号の説明】

1…撮像素子、2…A/D変換器、3…信号処理回路、4…スイッチ回路、5…画像処理回路、6…エンコーダ、7…D/A変換器、8…フォーマット変換器、9…フォーマット変換器、10…符号化回路、11…復号化回路、12…多重分離回路、13…記録装置、14…制御回路、15…操作スイッチ、20…可変長符号化回路、27…可変長復号化回路、33…電子ズーム回路、34…フェード回路、36…ワイプ回路、37…タイトル挿入回路。

【図1】

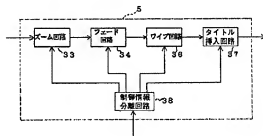


【図2】

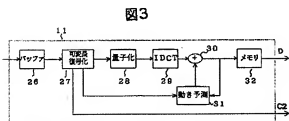


【図4】

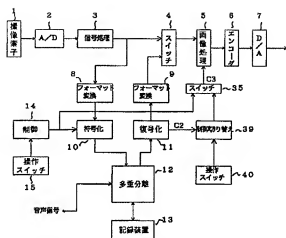
図4



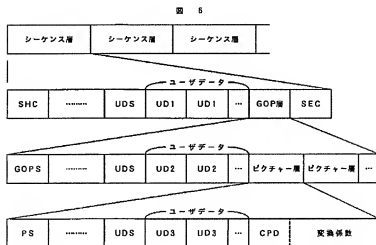
【図3】



5



【图 6】



27

